



Einladung zum Webinar

## Einfache Implementierung von Hardware / Software Schnittstellen mit HxS

Dienstag, 26. 11. 2024 [10:00 bis 11:00 Uhr] – online

Erreichen Sie mit Ihren Entwicklungsprojekten das nächste Level mit der neuesten HxS Innovation, bei der Hardware auf Software trifft.

HxS ist ein Game-Changer in der Automatisierung des elektronischen Designs. Akribisch entwickelt, um die Erstellung und Verwaltung von Schnittstellen zwischen Hardware und Software deutlich zu vereinfachen.

**Egal, ob Sie sich mit FPGA-Entwicklung oder mit Embedded Software beschäftigen: HxS ist die ultimative Lösung für eine nahtlose und effiziente Implementierung bei höchster Effektivität.**

Sprecher:	Bernd Röckert [Gründer von <a href="#">Eccelerators</a> ] Andreas Schwarztrauber [CEO <a href="#">TRS-STAR</a> ]
Sprache:	Deutsch
Vorraussetzungen:	Technisches Verständnis
Seminarform:	Präsentation, Hand-out per download
Ansprechpartner:	Andreas Schwarztrauber, [E-Mail: <a href="mailto:asc@trs-star.com">asc@trs-star.com</a> ], +49 172 721 8963 Bernd Röckert, [E-Mail: <a href="mailto:bernd.roeckert@eccelerators.com">bernd.roeckert@eccelerators.com</a> ]

### **Agenda** [Zeitzone: CET 10:00 - 11:00 Uhr]

Begrüßung und Vorstellung

Eccelerators

Was ist eine Hardware/Software Schnittstelle?

HxS

Clock domain crossing und Dokumentation

Einbindung von IP in ein FPGA Design

Fragen und Antworten

[Anmelden](#)