



Einladung zum Webinar

## Einstieg in den Efinix FPGA-Designflow

Dienstag, 20.2.2024 [9 Uhr bis 10:30 Uhr] – online

[TRS-STAR](#) bietet Ihnen mit den TEC BYTES Webinaren mundgerechte, technische Leckerbissen an. [TRS-STAR](#) Kunden und solche die es vielleicht noch werden wollen, sind herzlich zu dieser kostenlosen Weiterbildungsmöglichkeit eingeladen. **Darüber hinaus haben Sie die Möglichkeit ein kostenloses [T8 Board](#) zu erhalten:** unter den ersten 10 Registrierungen werden wir die drei Gewinner dieses Boards ermitteln.

Efinix FPGAs nutzen die disruptive **Quantum™** Technologie, um stromsparende, kosteneffiziente und von den Abmessungen kleine FPGAs herzustellen. Die FPGAs skalieren von 4 kLUT bis derzeit 375 kLUT und bieten auch SoC-Varianten mit 1 GHz RISC-V Quad-Core-Prozessor.

Im Webinar gibt Ihnen Andreas Schwarztrauber [Geschäftsführer der [TRS-STAR](#)] einen kurzen Überblick über die Efinix FPGA Familien. Im Anschluss zeigt Ihnen FH-Prof. DI Dr. Markus Pfaff den einfachen Einstieg in oder Umstieg auf diese faszinierende FPGA-Technologie.

Sprecher: FH-Prof. DI Dr. Markus Pfaff [CEO & Co-Founder [P2L2](#)],  
Andreas Schwarztrauber [CEO [TRS-STAR](#)]

Sprache: Deutsch

Voraussetzungen: technisches Verständnis, VHDL-Grundkenntnisse wünschenswert,  
aber nicht erforderlich.  
[T8 Board](#) für Kunden, die das Hands-On im Nachgang reproduzieren möchten.

Seminarform: Präsentation, Hands-On im Nachgang

Ansprechpartner: Andreas Schwarztrauber, [e-Mail: [asc@trs-star.com](mailto:asc@trs-star.com)], +49 172 721 8963

### Agenda [Zeitzone: MEZ]

09:00 Uhr – 09:05 Uhr Begrüßung und Vorstellung [Andreas Schwarztrauber]

09:05 Uhr – 09:15 Uhr Efinix Quantum™ Technologie [Andreas Schwarztrauber]

09:15 Uhr – 09:30 Uhr Übersicht über die Efinix FPGA-Familien [Andreas Schwarztrauber]

09:30 Uhr – 09:40 Uhr Besonderheiten des Efinity Tool-Flows [FH-Prof. DI Dr. Markus Pfaff]

09:40 Uhr – 10:20 Uhr Einstieg in den Efinity Toolflow [FH-Prof. DI Dr. Markus Pfaff]

10:20 Uhr – 10:30 Uhr Fragen und Antworten

[Register](#)